



Institut Forschung

Zielsetzung

Publikationen

Projekte

Projektserver

Kooperationen

Konferenzen

Workshops

Lehre

Mitarbeiter

Presse und Jobs

Intranet

Sitemap

Fakultät IEF

Institute der Elektrotechnik

Projekte

Startseite » Forschung » Projekte » Archiv » DYNAMIC - Dynamische CMOS Logik

Titel

DYNAMIC - Dynamische CMOS Logik

Kurzbeschreibung

Entwicklung eines Design-Flows zur Integration dynamischer Schaltungstechniken in einen Standard Entwicklungsprozeß.

Laufzeit

- 09/1996 -

Bearbeiter

- Michael Haase
- Michael Grothmann
- Dipl.-Ing. Andreas Wassatsch
- Dipl.-Ing. Marc Haase

Veröffentlichungen

- Integration der TSPC-Schaltungstechnik in den Designprozeß
- ITG/GI/GMM Workshop: "Untersuchung zum Einfluß der speziellen Anforderungen dynamischer Schaltungstechnik auf den Systementwurf"
- ICU'2000: "DYNAMIC - A Java Based Toolset For Integrating Dynamic Logic Circuits Into A Standard VLSI Design FLOW"
- FTIT'2001: Analyse von Synthese-Algorithmen für Pipeline-Strukturen

Links

Projekt: Hochfrequenzteiler

WebSy: WWW basiertes Synthese Interface für Dynamische Schaltungstechnik

Projekt: TDES

Suchbegriff...



Mitarbeitersuche...



Kontakt

Fakultät für Informatik und
Elektrotechnik
Institut für Angewandte
Mikroelektronik und Datentechnik
Haus 1, Raum 1207 (Sekretariat)
Richard Wagner Str. 31
18 119 Rostock-Warnemünde
Telefon: +49 381 498 72 51
Fax: +49 381 498-118 72 51

Schnelleinstieg

[Publikationen](#)

[Anfahrt](#)

[Kontakt](#)

[Laborpraktikum](#)

[Lehrangebot](#)

[Highlights](#)

[Projekte](#)