



Institut Forschung

[Zielsetzung](#)
[Publikationen](#)
[Projekte](#)
[Projektserver](#)
[Kooperationen](#)
[Konferenzen](#)
[Workshops](#)

Lehre

Mitarbeiter

Presse und Jobs

Intranet

Sitemap

[Fakultät IEF](#)
[Institute der Elektrotechnik](#)
[Projekte](#)
[Startseite](#) » [Forschung](#) » [Projekte](#) » [Archiv](#) » [EURODASP - Aliasfreie Digitale Signalverarbeitung \(EU\)](#)

Titel

EURODASP - Digitale Aliasfreie Signalverarbeitung

Kurzbeschreibung

DASP ist eine spezielle fortgeschrittene Technologie der digitalen Signalverarbeitung (DSV). DASP (engl. Digital Alias-free Signal Processing) ist besonders gut zur direkt digitalen Verarbeitung hochfrequenter EM-Signale bzw. von Mikrowellensignalen geeignet. Die direkt digitale Verarbeitung von Signalen bis zu drei GHz wird innerhalb des EURODASP-Projektes realisiert. Die Ausnutzung der DASP Technologie ermöglicht die Konstruktion neuer Telekommunikationssysteme, Messausrüstungen sowie den Bau von computerbasierten, virtuellen Instrumenten. Besonders letztere versprechen kostengünstige Lösungen für Messungen von Frequenzen bis in den GHz-Bereich. Wesentliche Ziele von EURODASP sind:

- Entwicklung einer Infrastruktur für Beratung, Informationsverbreitung sowie Training für die Verbreitung der DASP-Technologie.
- Bereitstellung von Diensten zur ASIC Prototypentwicklung sowie Fertigung dieser Prototypen in geringen Stückzahlen.
- Aufbau einer Zusammenarbeit von mindestens 12 Vertretern aus der Industrie für welche der Einsatz der DASP-Technologie substantielle Vorteile verspricht.

Die Weiterentwicklung der DASP-Technologie wird nach Abschluss des EURODASP-Projektes im DASPTOOL-Projekt erfolgen.

Laufzeit

- 10/2000 - 12/2002

Bearbeiter

- Frank Papenfuß
- Frank Olbricht

Veröffentlichungen

- Papenfuß, Frank; Hecht, Ronald; Timmermann, Dirk, **Scalable VHDL Architectures for Non-uniform Sampling Driver Designs**, *BEC (Baltic Electronic Conference)*, S. 249 - 252, Tallinn Technical University, Tallinn, Estland, Oktober 2002
- Papenfuß, Frank; Artyukh, Y.; Boole, E.; Timmermann, Dirk, **Nonuniform Sampling Driver Design for Optimal ADC Utilization**, *IEEE International Symposium on Circuits and Systems (ISCAS)*, Vol. IV, S. 516 - 519, Bangkok, Thailand, Mai 2003
- Papenfuß, Frank; Artyukh, Y.; Boole, E.; Timmermann, Dirk, **Optimal Sampling Functions in Nonuniform Sampling Driver Designs to Overcome the Nyquist Limit**, *IEEE International Conference on Acoustics, Speech, and Signal Processing (ICASSP)*; Vol. VI, S. 257 - 260, Hong Kong, China, April 2003
- Papenfuß, Frank; Artyukh, Y.; Boole, E.; Timmermann, Dirk, **Optimal Sampling Functions in Nonuniform Sampling Driver Designs to Overcome the Nyquist Limit**, *IEEE International Conference on Multimedia and Expo (ICME)*, Vol. II, S. 613 - 616, Baltimore, USA, Juli 2003

Links

- EURODASP: Projektübersicht auf der EU-Seite des 5. Rahmenprogramms





Kontakt

Fakultät für Informatik und
Elektrotechnik
Institut für Angewandte
Mikroelektronik und Datentechnik
Haus 1, Raum 1207 (Sekretariat)
Richard Wagner Str. 31
18 119 Rostock-Warnemünde
Telefon: +49 381 498 72 51
Fax: +49 381 498-118 72 51

Schnelleinstieg

[Publikationen](#)
[Anfahrt](#)
[Kontakt](#)
[Laborpraktikum](#)
[Lehrangebot](#)
[Highlights](#)
[Projekte](#)