



## Institut Forschung

Zielsetzung

Publikationen

Projekte

Projektserver

Kooperationen

Konferenzen

Workshops

## Lehre

## Mitarbeiter

## Presse und Jobs

## Intranet

## Sitemap

Fakultät IEF

Institute der Elektrotechnik

Projekte

Startseite » Forschung » Projekte » Archiv » TDES - Triple DES core for TSPC

## Titel

### TDES - Triple DES core for TSPC

## Kurzbeschreibung

Entwicklung eines Integrierten Schaltkreises zur Ver- und Entschlüsselung von Datenströmen unter Verwendung einer dynamischen Schaltungstechnik im Rahmen des Seminars "Spezielle Anwendungen des VLSI-Entwurfs"

## Laufzeit

- 04/2000 -

## Bearbeiter

- Michael Haase
- Michael Grothmann
- Sebastian Flügel
- Paul Nimsch
- Dipl.-Ing. Andreas Wassatsch
- Dipl.-Ing. Hagen Ploog
- Dipl.-Ing. Mathias Schmalisch
- Dipl.-Ing. Frank Grassert

## Veröffentlichungen

- **SNUGE'2001 "A Design Flow for 1.28 GBit/s Triple DES Using Dynamic Logic and Standard Synthesis Tools"**

## Links

- [Projekt: Dynamic](#)
- [WWW basiertes Synthese Interface für Dynamische Schaltungstechnik](#)

Suchbegriff...



Mitarbeitersuche...



## Kontakt

Fakultät für Informatik und  
Elektrotechnik  
Institut für Angewandte  
Mikroelektronik und Datentechnik  
Haus 1, Raum 1207 (Sekretariat)  
Richard Wagner Str. 31  
18 119 Rostock-Warnemünde

Telefon: +49 381 498 72 51

Fax: +49 381 498-118 72 51

## Schnelleinstieg

[Publikationen](#)

[Anfahrt](#)

[Kontakt](#)

[Laborpraktikum](#)

[Lehrangebot](#)

[Highlights](#)

[Projekte](#)