



Institut Forschung

Zielsetzung

Publikationen

Projekte

Projektserver

Kooperationen

Konferenzen

Workshops

Lehre

Mitarbeiter

Presse und Jobs

Intranet

Sitemap

Fakultät IEF

Institute der Elektrotechnik

Projekte

Startseite » Forschung » Projekte » Archiv » TSPC - Verlustleistungsarme Informationsverarbeitung (DFG)

Titel

**Schaltungstechnik und Architekturen für mobile digitale Signalverarbeitung mit drahtloser Kommunikation bei niedrigster Leistungsaufnahme im Rahmen des DFG-Schwerpunktprogramms:
"Grundlagen und Verfahren verlustleistungsarmer Informationsverarbeitung"**

Kurzbeschreibung

- Untersuchung von schnellen dynamischen Schaltungstechniken (z.B. TSPC) und deren Modifikationsmöglichkeiten zur Verminderung der Leistungsaufnahme
- Entwurf und Synthese von dynamischen Schaltungstechniken im Hinblick auf verminderten Stromverbrauch

Laufzeit

- 09/1999 - 08/2004

Bearbeiter



Dr.-Ing. Frank Grassert



Prof. Dr.-Ing. Dirk Timmermann

E-Mail

Tel.: +49 381 498 7250

Fax: +49 381 498 118 7251

Raum: W1205

Links

- (Homepage von VIVA)

Suchbegriff...



Mitarbeitersuche...



Kontakt

Fakultät für Informatik und
Elektrotechnik
Institut für Angewandte
Mikroelektronik und Datentechnik
Haus 1, Raum 1207 (Sekretariat)
Richard Wagner Str. 31
18 119 Rostock-Warnemünde
Telefon: +49 381 498 72 51
Fax: +49 381 498-118 72 51

Schnelleinstieg

[Publikationen](#)

[Anfahrt](#)

[Kontakt](#)

[Laborpraktikum](#)

[Lehrangebot](#)

[Highlights](#)

[Projekte](#)