



Institut Forschung

Zielsetzung

Publikationen

Projekte

Projektserver

Kooperationen

Konferenzen

Workshops

Lehre
Mitarbeiter
Presse und Jobs
Intranet
Sitemap

Fakultät IEF

Institute der Elektrotechnik

Projekte

Startseite » Forschung » Projekte » Archiv » Hochfrequenzteiler (Industrie)

Titel

Entwicklung von Hochfrequenzteilern

Kurzbeschreibung

Entwicklung von Frequenzteilern für Frequenzbereiche jenseits der aktuellen Standard CMOS Arbeitsfrequenz durch Einsatz Dynamischer Logik.

Ergebnisse:

- Skalierbarer einstellbarer 1GHz@0.6µm/5V Frequenzteiler (TSPC)
- Frequenzteiler 1:1-16 für Einsatz in einer PLL (TSPC/CMOS)

Laufzeit

- 07/1998 -

Bearbeiter



Dr.-Ing. Andreas Wassatsch

Veröffentlichungen

- Integration der TSPC-Schaltungstechnik in den Designprozeß
- ISCAS'2001: Scalable Counter Architecture for a Pre-loadable 1GHz@0.6µm/5V Pre-scaler in TSPC

Links

- Projekt: DYNAMIC
- SICAN Braunschweig GmbH

Suchbegriff...



Mitarbeitersuche...



Kontakt

Fakultät für Informatik und
Elektrotechnik
Institut für Angewandte
Mikroelektronik und Datentechnik
Haus 1, Raum 1207 (Sekretariat)
Richard Wagner Str. 31
18 119 Rostock-Warnemünde
Telefon: +49 381 498 72 51
Fax: +49 381 498-118 72 51

Schnelleinstieg

[Publikationen](#)

[Anfahrt](#)

[Kontakt](#)

[Laborpraktikum](#)

[Lehrangebot](#)

[Highlights](#)

[Projekte](#)