



Institut Forschung

Zielsetzung

Publikationen

Projekte

Projektserver

Kooperationen

Konferenzen

Workshops

Lehre
Mitarbeiter
Presse und Jobs
Intranet
Sitemap

Fakultät IEF

Institute der Elektrotechnik

Projekte

Startseite » Forschung » Projekte » Archiv » Integrierte High-Level Synthese von kompakten, ressourcensparenden Mikrocontrollern (Industrie)

Titel

Integrierte High-Level Synthese von kompakten, ressourcensparenden Mikrocontrollern (Industrie)

Kurzbeschreibung

Ziel des Projektes ist es, ein datenpfadorientiertes Entwicklungssystem für Mikroprozessoren zu entwickeln. Ausgehend vom Befehlsformat des zu entwerfenden Mikroprozessors werden über spezielle Interfaces die Softwarekomponenten für eine highlevel Simulationsumgebung generiert. Auf diese Weise können bereits während des Spezifikationsprozesses erste Aussagen über die Performance des Zielsystems gemacht werden.

Förderung

- Industrie

Laufzeit

- ab 01/1999

Bearbeiter

- Hagen Ploog
- Tino Rachui

Suchbegriff...



Mitarbeitersuche...



Kontakt

Fakultät für Informatik und
Elektrotechnik
Institut für Angewandte
Mikroelektronik und Datentechnik
Haus 1, Raum 1207 (Sekretariat)
Richard Wagner Str. 31
18 119 Rostock-Warnemünde
Telefon: +49 381 498 72 51
Fax: +49 381 498-118 72 51

Schnelleinstieg

[Publikationen](#)

[Anfahrt](#)

[Kontakt](#)

[Laborpraktikum](#)

[Lehrangebot](#)

[Highlights](#)

[Projekte](#)