



## Institut

### Forschung

Zielsetzung

Publikationen

Projekte

Projektserver

Kooperationen

Konferenzen

Workshops

## Lehre

### Mitarbeiter

### Presse und Jobs

### Intranet

### Sitemap

Fakultät IEF

Institute der Elektrotechnik

Projekte

Startseite » Forschung » Projekte » Archiv » Rekonfigurierbare Digit-Online Prozessoren (DFG)

## Titel

**Rekonfigurierbare Digit-Online Prozessoren mit Anwendungen in der inversen Kinematik im Rahmen des DFG-Schwerpunktprogrammes: "System- und Schaltungstechnik für hochgeradige Parallelverarbeitung"**

## Kurzbeschreibung

Untersuchung und Entwicklung von Algorithmen zur seriellen Verarbeitung von Daten mit besonderem Schwerpunkt auf die Kaskadierbarkeit der Einzeloperationen am Applikationsbeispiel: "Inverse Kinematik.

## Förderung

- DFG

## Laufzeit

- 08/1996 - 08/1998

## Bearbeiter

- Dipl.-Ing. Andreas Wassatsch
- Dipl.-Ing. Steffen Dolling

## Kontakt

Fakultät für Informatik und Elektrotechnik  
Institut für Angewandte Mikroelektronik und Datentechnik  
Haus 1, Raum 1207 (Sekretariat)  
Richard Wagner Str. 31  
18 119 Rostock-Warmemünde  
Telefon: +49 381 498 72 51  
Fax: +49 381 498-118 72 51

## Schnelleinstieg

[Publikationen](#)

[Anfahrt](#)

[Kontakt](#)

[Laborpraktikum](#)

[Lehrangebot](#)

[Highlights](#)

[Projekte](#)