Universität Rostock
Traditio et Innovatio

INSTITUT FÜR ANGEWANDTE MIKROELEKTRONIK UND DATENTECHNIK

Steffen Dolling

Dr.-Ing. Steffen Dolling

Forschungsgebiete - Dissertation

- Untersuchung und Entwicklung von hardwareorientierten arithmetischen Algorithmen und Architekturen

Projekte

- CORDIC

Publikationen

Wassatsch, A.; Dolling, S.; Timmermann, D.
Area Minimization of Redundant CORDIC Pipeline Architectures (Folien)
ICCD'98 IEEE International Conference on Computer Design: VLSI in Computers & Prozessors, S. 136-141, Austin, USA, Oktober 1998

Ploog, H.; Wassatsch, A.; Dolling, S.; Timmermann, D.
RUN4 - Ein 4-bit Mikroprozessormodul für sensornahe Datenverarbeitung in der Mikrosystemtechnik und Datenverarbeitung
9. Symposium Maritime Elektronik, Rostock, Deutschland, April 1998

Dolling, S.; Wassatsch, A.; Ploog, H.; Timmermann, D.
Algorithmen und Architekturen für MSB-First-Signalverarbeitungssysteme
9. Symposium Maritime Elektronik, Rostock, Deutschland, April 1998

Ploog, H.; Wassatsch, A.; Dolling, S.; Timmermann, D.
RUN4 - Flächenminimierter 4b-µP-Core als VHDL Modul für die Mikrosystemtechnik und Sensorelektronik
Fachtagung Informations- und Mikrosystemtechnik, Universität Madgeburg, Madgeburg, Deutschland, März 1998

Dolling, S.; Wassatsch, A.
Flächenreduzierte CORDIC-Architekturen
8. ITG Fachtagung Mikroelektronik für die Informationstechnik, Hannover, Deuschland, März 1998

Timmermann, D.; Dolling, S.
Unfolded redundant CORDIC VLSI architectures with reduced area and power consumption
Int'l Conf. on VLSI 97, Brasilia, Brasilien, September 1997

Dolling, S.; Timmermann, D.; Wassatsch, A.
Digit-Online-Architekturen und VHDL-Cores für die Umsetzung von schnellen seriellen MSD-First-Signalverarbeitungsalgorithmen
14. ITG/GI-Fachtagung Architektur von Rechensystemen, ARCS97, Rostock, Deutschland, September 1997

Dolling, S.; Ide, R.; Kutschke, G.; Timmermann, D.
Online-Prozessor für ein Echtzeit-Bildverarbeitungssystem
14. ITG/GI-Fachtagung Architektur von Rechensystemen, ARCS97, Rostock, Deutschland, September 1997

Dolling, S.; Golatowski, F.; Timmermann, D.
Integration eines echtzeitfähigen Prozessorarchitekturkonzeptes in eine Rapid-Analysis-Umgebung
Echtzeit-97, Wiesbaden, Deutschland, September 1997

Dolling, S.; Golatowski, F.; Timmermann, D.
Eine Methode zur Implementierung verschiedener Real-Time-Schedulingalgorithmen in einer offenen Hardware-Software-Umgebung
Echtzeit-97, Wiesbaden, Deutschland, September 1997

Dolling, S.; Timmermann, D.
Digit-Online Algorithmen und Architekturen
DFG-Kolloquium, Frankfurt/Main, Deutschland, Juli 1997

Golatowski, F.; Dolling, S.; Timmermann, D.
Leistungsbewertung von Echtzeitbetriebssystemen und Leistungsschätzung von Echtzeitsystemen
Jahrestagung des Siemens Automatisierungskreises, Dresden, Deutschland, Mai 1997

Kontakt

Besucher:
Fakultät für Informatik und Elektrotechnik
Institut für Angewandte Mikroelektronik und Datentechnik
Haus 1, Raum 1207 (Sekretariat)
Richard Wagner Str. 31
18 119 Rostock-Warnemünde

Tel.: +49 381 498 7251
Fax: +49 381 498 118 7251
Email

Postanschrift:
Universität Rostock
Institut für Angewandte Mikroelektronik und Datentechnik
18051 Rostock

Schnelleinstieg

Publikationen
Anfahrt
Kontakt
Laborpraktikum
Lehrangebot
Highlights
Projekte