

Institut  
Forschung  
Lehre  
Mitarbeiter

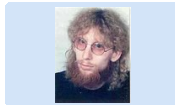
Archiv

Presse und Jobs  
Intranet  
Sitemap

Fakultät IEF | Institute der Elektrotechnik | Projekte

Startseite » Mitarbeiter » Archiv » Jens Hildebrandt

## Jens Hildebrandt



Dr.-Ing. Jens Hildebrandt

## Forschungsgebiete - Dissertation

Hardware basiertes Taskcheduling für Echtzeit-Systeme

## Publikationen

Anzahl Veröffentlichungen: 16

- Blumenthal, J.; Hildebrandt, J.; Golasowski, F.; Timmermann, D.  
[YASA - A Framework for Validation, Test, and Analysis of Real-time Scheduling Algorithms \( Folien \)](#)  
Proceedings of 5th Real-Time Linux Workshop, S. 197-204, Valencia, Spanien, November 2003
- Hecht, R.; Hildebrandt, J.; Timmermann, D.  
[vcOS: An Operating System supporting Virtual Circuitry \( Folien \)](#)  
EUROMICRO 2003, Work in Progress Session, S. 15 - 16, ISBN: 3-902457-21-X, Belek, Turkey, September 2003
- Schacht, J.; Niedermeyer, H.; Laqua, H.; Hildebrandt, J.; Gleu, K.  
[Structure and Properties of the Trigger-Time-Event System for the W7-X Experiment](#)  
Proceedings 13th IEEE-NPSS Real Time Conference, Montreal, Kanada, Mai 2003
- Blumenthal, J.; Golasowski, F.; Hildebrandt, J.  
[Automatisches Entwurfs- und Entwicklungssystem für harte Echtzeitsysteme \( Folien \)](#)  
Embedded World 2003, Tagungsband S. 951 - 960, Nürnberg, Deutschland, Februar 2003
- Hildebrandt, J.; Timmermann, D.  
[Rapid Prototyping für Echtzeitsysteme: Tools, Scheduling-Algorithmen und Hardware-Scheduling-Support](#)  
Abschlusskolloquium DFG-Schwerpunktprogramm Rapid Prototyping, Darmstadt, Deutschland, September 2002
- Golasowski, F.; Hildebrandt, J.; Blumenthal, J.; Timmermann, D.  
[Framework for validation, test and analysis of real-time scheduling algorithms and scheduler implementations](#)  
13th IEEE International Workshop on Rapid System Prototyping, S. 146-152, ISBN: 0-7695-1073-X, Darmstadt, Deutschland, Juli 2002
- Schacht, J.; Niedermeyer, H.; Wiencke, C.; Hildebrandt, J.; Wassatsch, A.  
[The Trigger-Time-Event System for the W7-X Experiment](#)  
12th IEEE International Congress On Real Time For Nuclear And Plasma Sciences (IEEE-NPSS RT2001), S. 240-244, ISBN: 84-699-5463-6, Valencia, Spain, Juni 2001
- Hildebrandt, J.; Timmermann, D.  
[Hardwarebasiertes Task-Scheduling für Betriebssysteme mit harten Echtzeitanforderungen \( Folien \)](#)  
10. Symposium Maritime Elektronik, S. 23-26, Rostock, Deutschland, Juni 2001
- Golasowski, F.; Bannow, N.; Hildebrandt, J.; Ploog, H.; Timmermann, D.  
[JSM - Ein Java Prozessor für eingebettete Systeme: Aufbau, Implementierung und Rapid-Prototyping](#)  
10. Symposium Maritime Elektronik, S. 185-188, Rostock, Deutschland, Juni 2001
- Hildebrandt, J.; Timmermann, D.  
[An FPGA Based Scheduling Coprocessor for Dynamic Priority Scheduling in Hard Real-Time Systems](#)  
FPL 2000, 10th Int'l Conf. On Field-Programmable Logic and Applications, Villach, August 2000, erschienen in: Lecture Notes in Computer Science #1896, Field-Programmable Logic and Applications, Sprin, ISBN: 3-540-67899-9, Villach, Schweiz, August 2000
- Rachui, T.; Ploog, H.; Hildebrandt, J.  
[HW/SW-Codesign ressourcenminimaler Systeme - Eine Simulations- und Online Debugumgebung](#)  
2. Wismarer Automatisierungssymposium, Tagungsband, Wismar, Deutschland, September 1999
- Ploog, H.; Hildebrandt, J.; Rachui, T.  
[Eine Prozessorarchitektur mit integrierter Debugunterstützung \( Folien \)](#)  
2. Wismarer Automatisierungssymposium, Tagungsband, Wismar, Deutschland, September 1999
- Hildebrandt, J.; Timmermann, D.  
[Rapid Prototyping mit rekonfigurierbarer Hardware für eingebettete Echtzeitsysteme mit harten Echtzeiteigenschaften](#)  
Kolloquium des DFG-Schwerpunktprogramms 'Rapid Prototyping', Darmstadt, Deutschland, September 1999
- Golasowski, F.; Hildebrandt, J.; Timmermann, D.  
[Rapid-Prototyping integrierter Steuerungssysteme](#)  
2. Wismarer Automatisierungskolloquium, Tagungsband, Wismar, Deutschland, September 1999
- Hildebrandt, J.; Golasowski, F.; Timmermann, D.  
[Scheduling Coprocessor for Enhanced Least-Laxity-First Scheduling in Hard Real-Time Systems](#)  
11th Euromicro Conference on Real-Time Systems, York, England, Juni 1999
- Golasowski, F.; Hildebrandt, J.; Timmermann, D.  
[Rapid Prototyping with Reconfigurable Hardware for Embedded Hard Real-Time Systems](#)  
19th IEEE Real-Time Systems Symposium 1998, Tagungsband WIP -Session, S. 55-58, Madrid, Spanien, Dezember 1998

Suchbegriff...



Mitarbeitersuche...



## Kontakt

Besucher:  
Fakultät für Informatik und  
Elektrotechnik  
Institut für Angewandte  
Mikroelektronik und Datentechnik  
Haus 1, Raum 1207 (Sekretariat)  
Richard Wagner Str. 31  
18 119 Rostock-Warnemünde  
Tel.: +49 381 498 7251  
Fax: +49 381 498 118 7251  
**Email**  
Postanschrift:  
Universität Rostock  
Institut für Angewandte  
Mikroelektronik und Datentechnik  
18051 Rostock

## Schnelleinstieg

[Publikationen](#)

[Anfahrt](#)

[Kontakt](#)

[Laborpraktikum](#)

[Lehrgebiete](#)

[Highlights](#)

[Projekte](#)