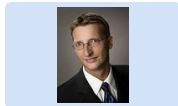




- Institut
Forschung
Lehre
Mitarbeiter
Archiv
Presse und Jobs
Intranet
Sitemap

Startseite » Mitarbeiter » Archiv » Stephan Kubisch

Kubisch Stephan



Dr.-Ing. Kubisch Stephan

Forschungsgebiete - Dissertation

Architekturen für Ethernet-basierte Teilnehmerzugansnetzwerke und deren Umsetzung in Hardware

Projekte

- Network-on-Chip (NoC) und dynamisch rekonfigurierbare Systems-on-Chip (SoC)
4. Landesforschungsschwerpunkt (LFS) Informations- und Kommunikationstechnologien (IuK)
Ethernetbasierte Zugangsnetzarchitekturen in Kooperation mit Nokia Siemens Networks GmbH & Co. KG, Greifswald
Schwerpunktprogramm (SPP) 1183 Organic Computing (OC) der Deutschen Forschungsgemeinschaft (DFG)

Publikationen

Die Anzahl von Veröffentlichungen: 37

Cornelius, C.; Gorski, P.; Kubisch, S.; Timmermann, D. Trading hardware overhead for communication performance in mesh-type topologies (Folien) 13th Euromicro conference on Digital System Design (DSD), pp. 173-180, ISBN: 978-0-7695-4171-6, Lille, Frankreich, September 2010
Kubisch, S.; Timmermann, D. Zuverlässigkeit und Energieeffizienz in der Nanoelektronik Traditio et Innovation, Forschungsmagazin der Universität Rostock, ISSN: 1432-1513, Volume 14, Number 3, pp. 41-43, Rostock, Deutschland, August 2010
Daniels, P.; Kubisch, S.; Widiger, H.; Rohrbeck, J.; Altmann, V.; Skodzik, J.; Timmermann, D.; Bahls, T.; Duchow, D. Trust-by-Wire in Packet-Switched IPv6 Networks. Tools and FPGA Prototype for the IPdip System 6th IEEE Consumer Communications and Networking Conference, pp. 1-2, ISBN: 978-1-4244-2309-5, Las Vegas, Nevada, USA, Januar 2009
Widiger, H.; Kubisch, S.; Daniels, P.; Schulz, J.; Timmermann, D.; Bahls, T.; Duchow, D. IPdip: An Architecture to restore Trust-by-Wire in Packet-switched Networks (Folien) 33rd Annual IEEE Conference on Local Computer Networks (LCN), pp. 312-319, ISBN: 978-1-4244-2413-9, Montreal, Kanada, Oktober 2008
Kubisch, S.; Widiger, H.; Daniels, P.; Schulz, J.; Timmermann, D.; Bahls, T.; Duchow, D. Trust-by-Wire in Packet-switched IP Networks: Calling Line Identification Presentation for IP 1st ITU-T Kaleidoscope Conference: Innovations in Next Generation Networks - Future Network and Services, S. 375-382, ISBN: 92-61-12441-0, Genf, Schweiz, Mai 2008
Kubisch, S.; Widiger, H.; Daniels, P.; Schulz, J.; Timmermann, D.; Bahls, T.; Duchow, D. Countering Phishing Threats with Trust-by-Wire in Packet-switched IP Networks - A Conceptual Framework (Folien) 22nd IEEE International Parallel and Distributed Processing Symposium (IPDPS), 4th International Workshop on Security in Systems and Networks (SSN 2008), S. 1-8, , ISBN: 978-1-4244-1694-3, Miami, USA, April 2008
Daniels, P.; Kubisch, S.; Widiger, H.; Schulz, J.; Duchow, D.; Bahls, T.; Timmermann, D. A Conceptual Framework for Increasing Physical Proximity in Unstructured Peer-To-Peer Networks (Student Paper & Poster) IEEE Sarnoff Symposium 2008, pp. 1-5, ISBN: 978-1-4244-1843-5, Princeton, USA, April 2008
Kubisch, S. Networks: Complexity and Scalability (Folien) 22nd IEEE International Parallel and Distributed Processing Symposium (IPDPS), IPDPS TCPP PhD-Forum, pp. 1-2, Miami, FL, USA, April 2008
Daniels, P.; Kubisch, S.; Widiger, H.; Schulz, J.; Duchow, D.; Bahls, T.; Timmermann, D.; Lange, C. Trust-by-Wire in Packet-switched IP Networks: Calling Line Identification Presentation for IP (Hardware Prototype Demonstration) Design, Automation and Test in Europe Conference and Exhibition (DATE 2008), University Booth, München, Deutschland, März 2008
Kubisch, S.; Widiger, H.; Daniels, P.; Schulz, J.; Timmermann, D.; Bahls, T.; Duchow, D. Complementing E-Mails with Distinct, Geographic Location Information in Packet-switched IP Networks (Folien) MIT 2008 Spam Conference, www.spamconference.com, pp. 1-25, , Cambridge, USA, März 2008
Daniels, P.; Kubisch, S.; Widiger, H.; Schulz, J.; Timmermann, D.; Bahls, T.; Duchow, D. IPdip - An Innovative Mechanism to Reestablish Trust-by-Wire in Packet-switched IP Networks (Folien) 3. Essener Workshop "Neue Herausforderungen in der Netzicherheit (Prospective Challenges in Network Security)", pp. 1-2, Essen, Deutschland, März 2008
Daniels, P.; Kubisch, S.; Timmermann, D. Realisierung und Implementierung eines Algorithmus zur Echtzeit-Mustererkennung in einem Ethernet-Datenstrom (Folien) 12. Symposium Maritime Elektrotechnik, Elektronik und Informationstechnik, S. 191 - 196, Rostock, Deutschland, Oktober 2007
Kubisch, S.; Heinrich, E.; Timmermann, D. A Mesochronous Network-on-Chip for an FPGA (Folien) Annual Doctoral Workshop on Mathematical and Engineering Methods in Computer Science (MEMICS), S. 113-120, ISBN: 978-80-7355-077-6, Znojmo, Tschechische Republik, Oktober 2007
Widiger, H.; Kubisch, S.; Timmermann, D. A Structural Architecture for HW Packet Processing (Folien) 2007 IEEE Pacific Rim Conference on Communications, Computers and Signal Processing, pp. 363-366, ISBN: 1-4244-1190-4, Victoria, BC, Canada, August 2007
Kubisch, S.; Cornelius, C.; Hecht, R.; Timmermann, D. Mapping a Pipelined Data Path onto a Network-on-Chip (Folien) IEEE 2nd International Symposium on Industrial Embedded Systems (SIES'2007), pp. 178 - 185, ISBN: 1-4244-0840-7, Lissabon, Portugal, Juli 2007
Salzmann, J.; Kubisch, S.; Reichenbach, F.; Timmermann, D. Energy and Coverage Aware Routing Algorithm in Self Organized Sensor Networks (Folien) Proceedings of Fourth International Conference on Networked Sensing Systems, pp. 77-80, ISBN: 1-4244-1231-5, Braunschweig, Deutschland, Juni 2007
Kubisch, S.; Widiger, H.; Timmermann, D.; Duchow, D.; Bahls, T. smAT - A Simplified MAC Address Translation Scheme (Folien) 15th IEEE Workshop on Local and Metropolitan Area Networks (LANMAN 2007), CD-ROM, ISBN: 1-4244-1100-9, Princeton, USA, Juni 2007
Kubisch, S.; Widiger, H.; Cornelius, C.; Timmermann, D.; Strzeletz, A. E-Core - A Configurable IP Core for Application-specific NoC Performance Evaluation (Poster) (Folien) Design, Automation and Test in Europe Conference and Exhibition (DATE 2007), Workshop on Diagnostic Services in Network-on-Chips, pp. 149-151, Nizza, Frankreich, April 2007
Kubisch, S.; Widiger, H.; Daniels, P.; Duchow, D.; Bahls, T.; Timmermann, D.; Lange, C.; Röwer, O. Configuration Tool and FPGA-Prototype of a Hardware Packet Processing System (Folien) Design, Automation and Test in Europe Conference and Exhibition (DATE 2007), University Booth, Nizza, Frankreich, April 2007
Kubisch, S.; Widiger, H.; Hecht, R.; Timmermann, D.; Siemroth, M. Architektur einer Flexiblen, Wiederverwendbaren Testbench zur Verifikation Paketverarbeitender Hardware in SystemC (Folien) 10. GI/ITG/GMM Workshop "Methoden und Beschreibungssprachen zur Modellierung und Verifikation von Schaltungen und Systemen", S. 9-18, ISBN: 978-3-8322-5965-3, Erlangen, Deutschland, März 2007
Kubisch, S.; Widiger, H.; Hecht, R.; Timmermann, D. Network-on-Chip Communication Grids for High Performance Packet Processing (Poster) (Folien) Fifteenth ACM/SIGDA International Symposium on Field-Programmable Gate Arrays (FPGA 2007), S. 228, ISBN: 978-1-59593-600-4, Monterey, USA, Februar 2007
Kubisch, S.; Renner, R.; Pfüller, H.; Timmermann, D. LoGen - Generation and Simulation of Digital Logic on the Gate-Level via Internet (Folien) 1st IEEE International Conference on E-Learning in Industrial Electronics (ICELIE 2006) (on CD-Rom), ISBN: 1-4244-0324-3, Hammamet, Tunesien, Dezember 2006
Widiger, H.; Kubisch, S.; Timmermann, D.; Bahls, T. An Integrated Hardware Solution for Mac Address Translation, MPLS, and Traffic Management in Access Networks (Folien) The 31st Annual IEEE Conference on Local Computer Networks (LCN), pp. 272-279, ISBN: 1-4244-0419-3, Tampa, FL, USA, November 2006
Duchow, D.; Bahls, T.; Timmermann, D.; Widiger, H.; Kubisch, S. ACIP: An Access Control and Information Protocol for Ethernet-based Broadband Access Networks 12th International Telecommunications Network Strategy and Planning Symposium (Networks 2006) (on CD-Rom), ISBN: 978-3-8007-2999-9, New Delhi, Indien, November 2006
Cornelius, C.; Kubisch, S.; Timmermann, D. Rechnergestützter Entwurf - Internet im Taschenformat Landstechnologieanzeiger 3/2006, Verlag Koch & Raum Wismar OHG, S. 17, Schwerin, Deutschland, Oktober 2006
Kubisch, S.; Hecht, R.; Salomon, R.; Timmermann, D. Intrinsic Flexibility and Robustness in Adaptive Systems: A Conceptual Framework (Folien) 2006 IEEE Mountain Workshop on Adaptive and Learning Systems (SMCals'06), ISBN: 1-4244-0168-6, Logan, Utah, U.S.A., Juli 2006
Sill, F.; Cornelius, C.; Kubisch, S.; Timmermann, D. Mixed Gates: Leakage Reduction techniques applied to Switches for Networks-on-Chip (Folien) Proc. of 2nd Intl. Workshop on Reconfigurable Communication-centric System-on-Chips (ReCoSoC'06) (Top-ten rated Paper), pp. 76-82, ISBN: 2-9517461-2-1, Montpellier, Frankreich, Juli 2006
Duchow, D.; Bahls, T.; Timmermann, D.; Kubisch, S.; Widiger, H. Efficient Port-based Network Access Control for IP DSLAMs in Ethernet-based Fixed Access Networks (Folien) in Proceedings of World Telecommunications Congress (WTC 2006) on CD-ROM, Budapest, Ungarn, Mai 2006
Kubisch, S.; Widiger, H.; Duchow, D.; Bahls, T.; Timmermann, D. Wirespeed MAC Address Translation and Traffic Management in Access Networks in Proceedings of World Telecommunications Congress (WTC 2006) on CD-ROM, Budapest, Ungarn, Mai 2006
Widiger, H.; Kubisch, S.; Duchow, D.; Bahls, T.; Timmermann, D. A Simplified, Cost-Effective MPLS Labeling Architecture for Access Networks (Folien) Proceedings of the World Telecommunications Congress 2006 (WTC06) on CD-ROM, Budapest, Ungarn, Mai 2006
Hecht, R.; Kubisch, S.; Michelsen, H.; Zeeb, E.; Timmermann, D. A Distributed Object System Approach for Dynamic Reconfiguration (Folien) 13th Reconfigurable Architectures Workshop (RAW 2006), S. 196, ISBN: 1-4244-0054-6, Rhodos, Greece, April 2006
Kubisch, S.; Hecht, R.; Timmermann, D. Adaptive Hardware in Autonomous And Evolvable Embedded Systems (Folien) embedded world 2006 Konferenz & Messe, ISBN: 3-7723-0143-6, Nürnberg, Deutschland, Februar 2006
Hecht, R.; Kubisch, S.; Herrholtz, A.; Timmermann, D. Dynamic Reconfiguration with hardwired Networks-on-Chip on future FPGAs International Conference on Field Programmable Logic and Applications 2005 (FPL 2005), S. 527-530, ISBN: 0-7803-9362-7, Tampere, Finnland, August 2005
Kubisch, S.; Hecht, R.; Timmermann, D. Design Flow on a Chip - An Evolvable HW/SW-Platform The 2nd International Conference on Autonomic Computing (ICAC05), pp. 393-394, ISBN: 0-7695-2276-9, Seattle, Washington, USA, Juni 2005
Widiger, H.; Kubisch, S.; Duchow, D.; Hecht, R.; Ossipowa, N.; Timmermann, D.; Tavangarian, D. MWN - Ethernetbasierte & mobile drahtlose Zugangsarchitekturen 4. LFS IuK Workshop Rostock, Rostock, Deutschland, März 2005
Kubisch, S.; Widiger, H. Vortrag Gruppe MWN (wired) - Ziele und Arbeitsweise (Folien) 4. LFS IuK Workshop Putbus, Putbus, Deutschland, September 2004
Hecht, R.; Timmermann, D.; Kubisch, S.; Zeeb, E. Network-on-Chip basierende Laufzeitsysteme für dynamisch rekonfigurierbare Hardware (Folien) Lecture Notes in Informatics, ARCS 2004, Organic and Pervasive Computing, S. 185-194, ISBN: 3-88579-370-9, Augsburg, Deutschland, März 2004

Suchbegriff...

Mitarbeitersuche...

Kontakt

Besucher:
Fakultät für Informatik und Elektrotechnik
Institut für Angewandte Mikroelektronik und Datentechnik
Haus 1, Raum 1207 (Sekretariat)
Richard Wagner Str. 31
18 119 Rostock-Warmemünde
Tel.: +49 381 498 7251
Fax: +49 381 498 118 7251
Email
Postanschrift:
Universität Rostock
Institut für Angewandte Mikroelektronik und Datentechnik
18051 Rostock

Schnelleinstieg

- Publikationen
Anfahrt
Kontakt
Laborpraktikum
Lehrangebot
Highlights
Projekte