

Startseite » Mitarbeiter » Archiv » Hagen Ploog

Hagen Ploog



Dr.-Ing. Hagen Ploog

Forschungsgebiete - Dissertation

Kryptographie-Prozessoren für Chipkarten - Beiträge zu Algorithmen und Architekturen

Projekte

- RUN4 Mikrocontroller
Hardwareentwurf mit VHDL

Publikationen

Anzahl Veröffentlichungen: 34

List of publications including: Golatowski, F.; Ploog, H.; Bannow, N.; Timmermann, D. JSM: A small Java processor core for smart cards...; Schmalisch, M.; Ploog, H.; Timmermann, D. Kriterien zur optimalen Auswahl von Elliptic Curve Cryptography...; Ploog, H.; Schmalisch, M.; Timmermann, D. Anwendung einer Library-optimierten VHDL-Kodierung für mobile ISDN-Verschlüsselung...; Glatowski, F.; Preuss, S.; Ploog, H.; Cap, C.; Timmermann, D. Integration of Java Processor Core JSM into SmartDev(ices)...

Suchbegriff...

Mitarbeitersuche...

Kontakt

Besucher: Fakultät für Informatik und Elektrotechnik, Institut für Angewandte Mikroelektronik und Datentechnik, Haus 1, Raum 1207 (Sekretariat)...

Schnelleinstieg

- Publikationen
Anfahrt
Kontakt
Laborpraktikum
Lehrangebot
Highlights
Projekte