Andreas Tockhorn

Dipl.-Ing. Andreas Tockhorn

Forschungsgebiete

- Robustheit und Zuverlässigkeit nanoelektronischer Systeme
- High-Level-Systementwurf

Publikationen

Anzahl Veröffentlichungen: 15

Gag, M.; Wegner, T.; Gorski, P.; Tockhorn, A.; Timmermann, D.
System level modeling of Networks-on-Chip for power estimation and design space exploration (Folien)
16. Workshop Methoden und Beschreibungssprachen zur Modellierung und Verifikation von Schaltungen und Systemen (MBMV 2013), pp. 25-34 , ISBN: 978-3-86009-147-0, Rostock-Warnemünde, Deutschland, März 2013

Sämrow, H.; Cornelius, C.; Gorski, P.; Tockhorn, A.; Timmermann, D.
Selective redundancy to improve reliability and to slow down delay degradation due to gate oxide breakdown
15th IEEE Symposium on Design and Diagnostics of Electronic Circuits and Systems (DDECS), pp. 12-15, ISBN: 978-1-4673-1185-4, Tallinn, Estonia, April 2012

Sämrow, H.; Cornelius, C.; Gorski, P.; Salzmann, J.; Tockhorn, A.; Timmermann, D.
Functional Enhancements of TMR for Power Efficient and Error Resilient ASIC Designs (Folien)
14th IEEE Symposium on Design and Diagnostics of Electronic Circuits and Systems, pp. 183-188, ISBN: 978-1-4244-9754-6, Cottbus, Deutschland, April 2011

Tockhorn, A.; Danielis, P.; Timmermann, D.
A Configurable FPGA-Based Traffic Generator for High-Performance Tests of Packet Processing Systems (Folien)
6th International Conference on Internet Monitoring and Protection, ICIMP 2011, pp. 14-19, ISBN: 978-1-61208-004-8, St. Maarten, The Netherlands Antilles, März 2011

Wegner, T.; Cornelius, C.; Tockhorn, A.; Timmermann, D.
Monitoring and Control of Temperature in Networks-on-Chip
Sixth Doctoral Workshop on Mathematical and Engineering Methods in Computer Science (MEMICS'10) -- Selected Papers, OpenAccess Series in Informatics (OASIcs), pp. 124-131, ISBN: 978-3-939897-22-4, Schloss Dagstuhl, Germany, März 2011

Sämrow, H.; Cornelius, C.; Salzmann, J.; Tockhorn, A.; Timmermann, D.
Utilizing Parallelism of TMR to Enhance Power Efficiency of Reliable ASIC Designs (Folien)
6th International Conference on Computer Engineering and Systems, ICCES'10, pp. 251-256, ISBN: 978-1-4244-7041-9, Kairo, Ägypten, Dezember 2010

Wegner, T.; Cornelius, C.; Gag, M.; Tockhorn, A.; Uhrmacher, A.; , .
Simulation of Thermal Behavior for Networks-on-Chip (Folien)
28th NORCHIP Conference, pp. 1-4, ISBN: 978-1-4244-8971-8, Tampere, Finnland, November 2010

Wegner, T.; Cornelius, C.; Tockhorn, A.; Timmermann, D.
Monitoring and Control of Temperature in Networks-on-Chip (Folien)
6th Doctoral Workshop on Mathematical and Engineering Methods in Computer Science (MEMICS 2010), pp. 184-192, ISBN: 978-80-87342-10-7, Mikulov, Tschechische Republik, Oktober 2010

Tockhorn, A.; Cornelius, C.; Sämrow, H.; Timmermann, D.
Modeling Temperature Distribution in Networks-on-Chip using RC-Circuits (Folien)
Design and Diagnostics of Electronic Circuits and Systems (DDECS2010), 13th IEEE International Symposium on, pp. 229-232, ISBN: 978-1-4244-6610-8, Wien, Österreich, April 2010

Sämrow, H.; Cornelius, C.; Sill, F.; Tockhorn, A.; Timmermann, D.
Twin Logic Gates - Improved Logic Reliability by Redundancy concerning Gate Oxide Breakdown (Folien)
SBCCI 2009, pp. 315-320, ISBN: 978-1-60558-705-9, Natal, Brasilien, September 2009

Sämrow, H.; Cornelius, C.; Sill, F.; Tockhorn, A.; Timmermann, D.
Automated Insertion of Twin Gates to improve Reliability concerning Gate Oxide Breakdown (Folien)
Conference: SPIE Europe - Microtechnologies for the New Millennium, art. no. 736310, ISBN: 9780819476371, Dresden, Deutschland, Mai 2009

Sämrow, H.; Cornelius, C.; Sill, F.; Tockhorn, A.; Timmermann, D.
Comparison of Strategies for Redundancy to improve Reliability concerning Gate Oxide Breakdown (Folien)
Workshop für Testmethoden und Zuverlässigkeit von Schaltungen und Systemen - TuZ 2009, S. 97-102, Bremen, Deutschland, Februar 2009

Widiger, H.; Tockhorn, A.; Timmermann, D.
On the Impact of Caching for high Performance Packet Classifiers (Folien)
IEEE Global Communications Conference (GlobeCOM 2008), pp. 1-5, ISBN: 978-1-4244-2324-8, New Orleans, USA, Dezember 2008

Widiger, H.; Tockhorn, A.; Salomon, R.; Timmermann, D.
Acceleration of the Evolution of Evolvable Hardware-based Packet Classifiers (Folien)
In Proceedings of the IEEE SSCI 2007 - Workshop on Evolvable and Adaptive Hardware, pp. 27-34, ISBN: 1-4244-0698, Honolulu, USA, April 2007

Salomon, R.; Widiger, H.; Tockhorn, A.
Rapid Evolution of time-efficient packet classifiers
IEEE World Congress on Computational Intelligence (WCCI 2006), S. 2793-2799, ISBN: 0-7803-9487-9, Vancouver, Canada, Juli 2006

Nach oben

Kontakt

Besucher:
Fakultät für Informatik und Elektrotechnik
Institut für Angewandte Mikroelektronik und Datentechnik
Haus 1, Raum 1207 (Sekretariat)
Richard Wagner Str. 31
18 119 Rostock-Warnemünde

Tel.: +49 381 498 7251
Fax: +49 381 498 118 7251
Email

Postanschrift:
Universität Rostock
Institut für Angewandte Mikroelektronik und Datentechnik
18051 Rostock

Schnelleinstieg

Publikationen
Anfahrt
Kontakt
Laborpraktikum
Lehrangebot
Highlights
Projekte